

Agenda Diskusi dan Pengerjaan Soal

Petunjuk pengerjaan :

Buatlah kelompok kemudian silahkan diskusikan soal dibawah ini dan kemudian kumpulkan hasil diskusi (Format boleh ditulis tangan, kemudian di foto/scan) di vclass maksimal pada pukul 18.00 wib, Hari ini.

(Soal Tidak perlu di tulis kembali, dan Kelompok yang anda bentuk sama seperti kelompok kemarin) :

Soal :

1. Buatlah rangkaian flip flop NOR, analisa rangkaian flip flop yang anda buat, jelaskan maksud output Q & Q' !
2. Buatlah Rangkaian sederhana flip-flop RS dengan menggunakan gerbang logika AND, NOT dan CLOCK dari rangkaian dibawah ini

